

Hallo miteinander...

Hier werden für den Wolf-Trx alle relevanten Informationen für den Bau und die Programmierung abgelegt.

Programmierung des STM32 und des FPGA:

Wie man den Transceiver programmiert:

Zunächst benötigen Sie einen [ST-Link-V2](#) für den STM32 und einen [USB-Blaster](#) für den FPGA- (zum Schreiben von jic.Dateien für FPGA-Firmware) und BIN-Dateien (für STM32-Firmware), die Sie entweder selbst kompilieren können oder im Telegram Channel finden.

STM32

Die STM32-Firmware kann auf 3 verschiedene Arten erstellt werden:

1. Die einfachste Art den STM zu programmieren geht über die USB-Buchse..

- Schließen Sie per USB-Kabel das Mainboard an den Computer an.
- den Boot0-Jumper auf der Hauptplatine jumpern,
- schalten Sie den Transceiver ein und halten Sie den Netzschalter gedrückt.
- ggf wird noch ein Treiber benötigt der dann noch zu installieren ist. (im Ordner Soft/Driver)
- Öffnen Sie das Programm STM32CubeProg,
- wählen Sie das erkannte DFU-Gerät und
- wählen sie die Firmware-Datei (richtet sich nach dem verwendeten Display **hier z.B. WOLF-RA8875_GT911.bin**) aus und starten Sie den Programmier-Prozess.
- * nach Abschluß des Programmiervorgangs Netzschalter loslassen,
- * USB-Kabel entfernen.
- * Entfernen des Kabels bzw. der Brücke am Boot0-Jumper.
- * anschließend kann der TRX eingeschaltet werden und sollte ohne Problem hochlaufen.

2. Programmieren mit dem ST-Link.

- *falls noch nicht passiert, den Treiber für den ST-Link installieren
- * den ST-Link an der JTAG-Buchse gemäß Schaltplan anschließen
- * ST-Link mittels USB-Kabel mit dem Computer verbinden
- * Schalten Sie den Transceiver mit der Netzaste ein und halten Sie die Einschalttaste gedrückt.
- * Öffnen Sie das Programm STM32CubeProg,
- * wählen Sie das erkannte ST-LINK-Gerät und
- wählen sie die Firmware-Datei aus **Bei dem hier verwendeten Display wird für die Programmierung diese Datei verwendet: WOLF-RA8875_GT911.bin für das 7Zoll-Display mit GT911** und starten Sie den Programmier-Prozess.
- * Nach Abschluß der Programmierung den TRX stromlos machen
- * die Anschlüsse von der JTAG-Buchse entfernen.

Der Vollständigkeit halber die 3. Methode:

- **mit dem ST-LINK-Programmiergerät direkt aus der Keil-Programmierungsumgebung,**

- **dazu nach dem Kompilieren der Firmware F8 drücken und warten, bis der Vorgang abgeschlossen ist.**
- **Die BIN-Datei, die für die Programmierung verwendet werden soll, richtet sich nach dem verwendeten Display**

=== FPGAs ===

- Das Flashen wird mit dem USB-Blaster und der Quartus-Software durchgeführt.
- Für chinesische Geräte wird empfohlen, eine ältere Version der Quartus 13 Software und Treiber zu verwenden.
- Nach dem Start und der Verbindung mit dem Transceiver wählen Sie die JIC-Datei aus, hier die **Wolf.jic**, aktivieren alle möglichen Kontrollkästchen und starten den Vorgang.



!!!Vor dem Einschalten des Transceivers muss das Programmiergerät ausgeschaltet und der Transceiver komplett stromlos gemacht werden.!!!

Nach der kompletten Programmierung, STM, FPGA und ggf ES01(Wlan-Modul) sind noch ein paar kleine Schritte nötig, um den Wolf in Betrieb zu nehmen.

Überprüfung der ADC-Auflösung

- * Im Kalibrierungsmenü das S-Meter auf Null setzen,
- * im Menü ADC Settings ADC Dither deaktivieren, LSB-Modus aktivieren,
- * Bandbreite 2500 Hz, SMA-Stecker am ADC-Treibereingang mit einem Blindstopfen verschließen.
- * Bei deaktiviertem PRE, PGA und DRV sollte das Grundrauschen bei -110db liegen,
- * falls es höher ist - Pairing-Chips FPGA und ADC prüfen

ADC-Treiber-Funktionalität prüfen

- * S-Meter im Menü „Kalibrierung“ auf Null setzen,
- * ADC-Dither im Menü „ADC-Einstellungen“ ausschalten,
- * LSB-Modus und Bandbreite 2500 Hz aktivieren und den SMA-Stecker mit dem ADC-Treibereingang kurzschließen.
- * Bei aktiviertem PGA und DRV sollte das Grundrauschen bei -140db bis -130db liegen.
- * Falls höher, ADC-Treiber, seine Kennzeichnung und seinen Kabelbaum überprüfen.
- * 3. Überprüfung der Symmetrie der ADC-Zweige
- * Gehen Sie im Menü auf Systeminfo.
- * Hier werden die Mindest- und Höchstwerte angezeigt, die in der letzten Zeit vom ADC empfangen wurden.
- * Eine starke Schiefelage (z. B. -10 bis 30000) deutet auf eine Störung des Treibers, ADC oder FPGA hin.
- * Wenn es eine Schiefelage gibt, aber keine starke, bedeutet dies einen schlechten symmetrischen Effekt des Transformators T4 vor dem ADC-Treiber.
- * Daran ist nichts auszusetzen, aber bei starken Signalen kann man die Dynamik verlieren - ein Arm wird schneller überlastet als der andere.
- * Sie können Geistersignale im Spektrum sehen.
- * Schalten Sie ADC Dither ein.
- * Dadurch wird das Empfangsrauschen etwas erhöht, aber der ADC wird von

Störsignalen befreit. ---

=== Programmierung des ESP-01 ===

- Wie man den ESP-01 programmiert, um ihn für den Wolf nutzbar zu machen.
- - einen ESP8622 für den ESP-01 z. B. diesen hier. [ESP8266 mit Schalter](#)
- - ESP-01 Modul
- - Programmier-Software ESP_flash_download_tools_v3.4.4.zip - die ESP-01-firmware.ZIP.
- - und das ggf das Terminal-Programm Termite oder auch der Seriell-Monitor vom Arduino Zuerst laden wir uns die neuesten bin Dateien von der Entwicklerseite herunter. <https://www.espressif.com/en/support/download/sdks-demos>
- Als Download wählen wir „ESP8266 NONOS SDK

The screenshot shows the Espressif Systems SDK download page. On the left, there is a filter menu with a search bar and a list of products: ESP32-S3, ESP32-S2, ESP32-C3, ESP32, and ESP8266. The main area displays 'Found 3 results' with a table of SDKs. The table has columns for Title, Platform, Version, Release Date, and Download. The third row, 'ESP8266 NONOS SDK', is highlighted with a red box. A yellow box highlights the download icon (a square with a right-pointing arrow) for this row. A black arrow points from the text 'diese Datei auswählen' to the yellow box.

Title	Platform	Version	Release Date	Download
+ ESP-IDF (ESP32, ESP32-S, ESP32-C)	RTOS SDK	V4.3.1	2021.09.09	
+ ESP8266 RTOS SDK	RTOS SDK	Latest	2021.04.08	
x ESP8266 NONOS SDK	NON-OS SDK	Latest	2020.06.03	

diese Datei auswählen

- auf das Kästchen klicken und dann die Datei „Source.code (zip)

espressif / ESP8266_NONOS_SDK (Public)

Notifications Star 778 Fork 480

<> Code Issues 171 Pull requests 12 Actions Projects Wiki Security Insights

Releases Tags Find a release

18 Oct 2021
xcguang
v3.0.5
7b5b35d
Compare

v3.0.5 Latest

Feature

- Updated SDK version to 3.0.5
- Updated AT version to 1.7.5

Bugfix

- Fixed that AT+CWJAP, AT+CWJAP_CUR, AT+CWJAP_DEF command returned wrong reason code

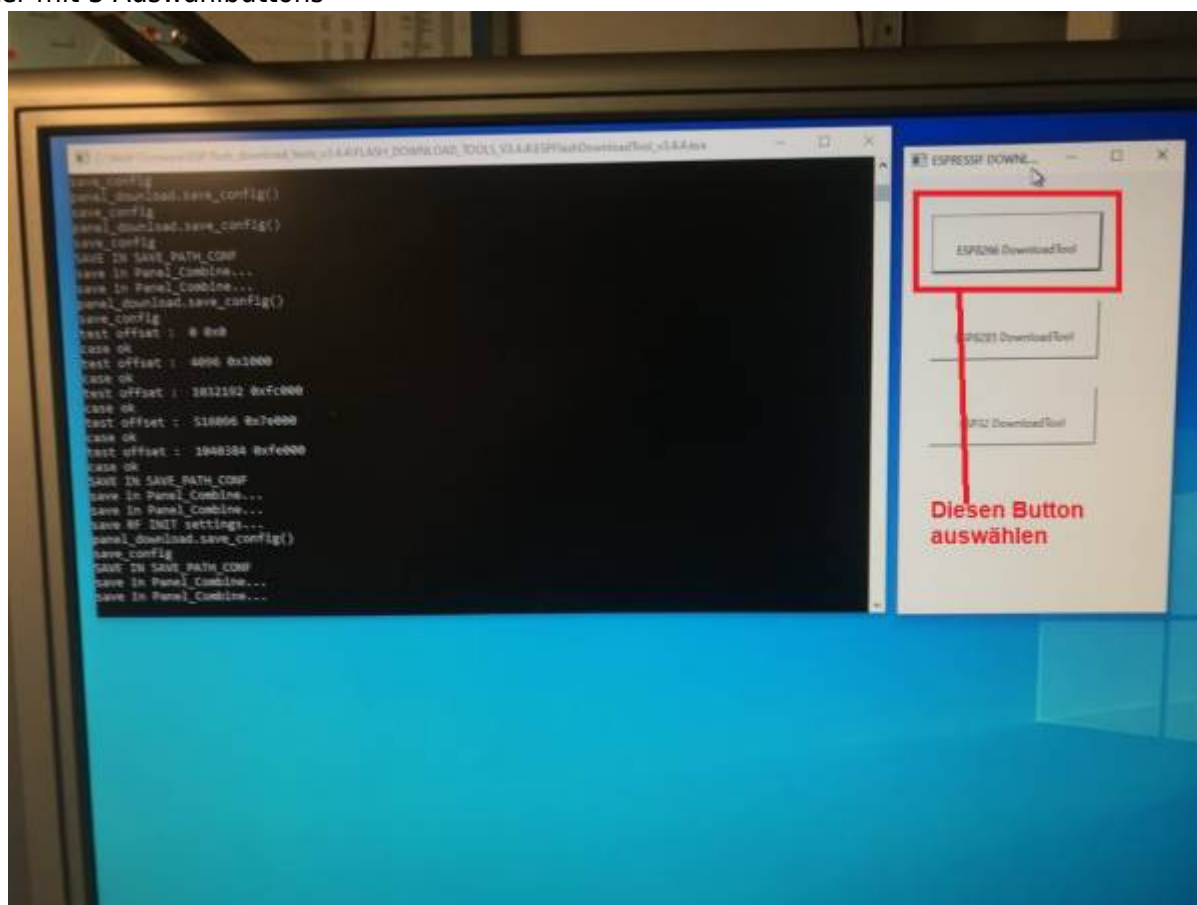
Assets 2

Source code (zip)	Anklicken und downloaden
Source code (tar.gz)	

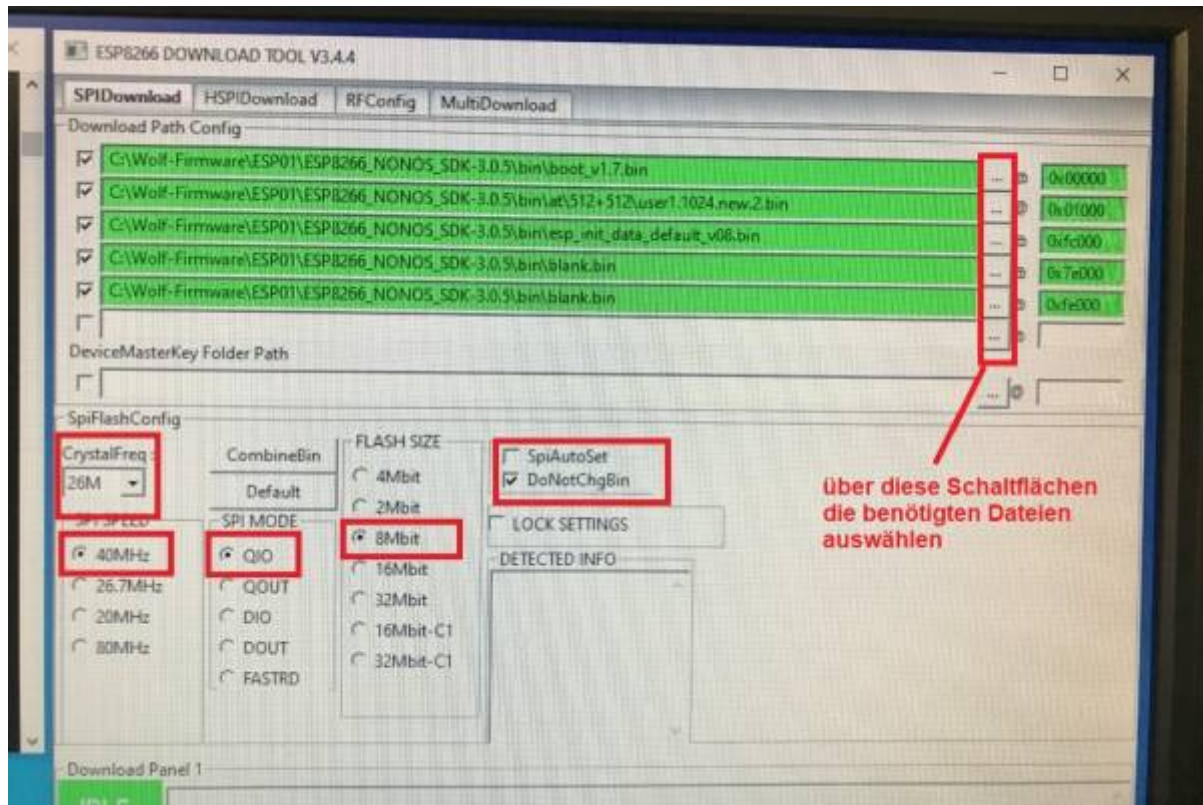
2 1 3 people reacted

Nachdem der Download beendet ist, das Zip-File in den Ordner der Esp-Tools entpacken. Wenn das alles erledigt ist, kann das Flash-Download-Tool gestartet werden. Ich beschreibe hier das Prozedere


für die Version 3.4.4 (diese hat bei mir funktioniert und es liesen sich alle EPS-Module flashen 🤖))
Es erscheint der Startbildschirm mit einen großen schwarzen Terminalfenster und ein kleineres Fenster mit 3 Auswahlbuttons



den Button mit ESP8266.....anklicken und es erscheint das Auswahlfenster.



Hier können die benötigten Dateien für die Programmierung ausgewählt werden. Nachdem die Dateien ausgewählt sind und die richtigen Adressen vergeben wurden, das Häkchen am Beginn der Zeile setzten, damit die Zeile grün wird. Ist dies erledigt können die notwendigen Einstellungen getätigt werden. Diese Einstellungen sind für das ESP-01 Modul. Bitte diese Einstellung so übernehmen. Jetzt nur noch die COM-Schnittstelle auswählen (bei mir war es die COM10 und die Baudrate von 115200 einstellen) Dazu muß aber schon der Programmier-Adapter mit dem ESP-Modul

eingesteckt sein.  Nun kann das Modul programmiert werden.

Hier ein kleines Video der Programmierung des ESP-01/S [debut_2021-12-27_19_56_13.mp4](#)

=== Bisher bekannte Fehler: ===

Die Tasten funktionieren nicht richtig:

- * Überprüfen Sie die SPI-Daisy-Chain, insbesondere auf Kurzschlüsse (das Löten von FPC-Steckern ist bekannt für Kurzschlüsse, die mit dem Auge nicht sichtbar sind),
- * und die positive 3,3 V Spannung an allen ADC-Kanälen auf der Frontplatte.
- * Überprüfen Sie, ob alle Pull-up-Widerstände vorhanden sind, insbesondere im Bereich der SD-Karte (auch wenn Sie keine Karte verwenden wollen). **Der Transceiver speichert die Kalibrierung nicht, er bleibt beim Verlassen des Kalibrierungsmenüs hängen**
- * Sie haben einen langsamen EEPROM-Speicher, dann müssen Sie den Chip austauschen oder
- * die Geschwindigkeit des SPI2-Kanals verringern, indem Sie den Vorteiler-Teiler auf 8, 16 oder höher einstellen. (Datei settings.h)

Transceiver-Einstellungen zurücksetzen

- * Die 7"-Version wird auf die Werkseinstellungen zurückgesetzt, indem Sie beim Einschalten des Geräts die F1-Taste drücken.
- * Die Kombination F1+F8 dient zum Zurücksetzen der Kalibrierungen.
- * Die 3"-Version wird durch Drücken der MENU-Taste beim Einschalten der Stromversorgung auf die Werkseinstellungen zurückgesetzt.
- * Die Kombination MENU+PRE wird verwendet, um die Kalibrierungen zurückzusetzen.

wird fortgesetzt und erweitert... 💡👍

From:

<https://amateurfunk-sulingen.de/wiki/> - Afu - Wiki des DARC OV Sulingen I40

Permanent link:

<https://amateurfunk-sulingen.de/wiki/doku.php?id=user:cop666&rev=1640643582>

Last update: **27.12.2021 22:19**

